UNIVERSIDAD DE SAN CARLOS

FACULTAD DE INGENIERIA

ESCUELA DE SISTEMAS

ORGANIZACIÓN COMPUTACIONAL / SECCION “A”

SEGUNDO SEMESTRE DEL 2022

TERCER EXAMEN PARCIAL

TEMA No. 1: (100 PUNTOS)

Elija el hardware y las diferentes inter-conexiones necesarias para satisfacer la siguiente sentencia en L.T.R.

T1 (A > B): E 🡨 C xor D

Donde:

* A, B, C, D, E son registros de “n” bits
* T1 es una señal de tiempo proveniente de un contador Johnson
* La comparación entre A & B, y la or exclusiva (“xor”) entre C & D deben desarrollarse en un mismo ALU

Ponderación:

* Estrategia de solución del problema: 45 puntos
* Elección de los bloques, sus conexiones, y su ubicación: 25 puntos
* Interconexión entre bloques: 30 puntos